Національний технічний університет України

«Київський політехнічний інститут»

Факультет інформатики і обчислювальної техніки

Кафедра обчислювальної техніки

**Лабораторна робота № 2**

**з курсу: «Теорія проектування комп’ютерних систем»**

*Виконав:*

студент 4 курсу

групи ІО-12, ФІОТ

Ванчугов Б. Ю.

Київ, 2014 р.

Тема: Автоматизація аналізу блок-схем алгоритмів.

Мета: Здобуття навичок з розробки та реалізації методів перевірки на помилки блок-схем алгоритмів.

**Тип перевірки**:

Виявити усі висячі (не мають вихідних зв’язків, крім кінцевого вузла) та недосяжні вузли (не мають вхідних зв’язків, крім початкового вузла).

Прінт-скрін роботи алгоритму:







